

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2002-109740

(43)Date of publication of application : 12.04.2002

(51)Int.Cl.

G11B 7/0045

G11B 7/125

(21)Application number : 2000-299009 (71)Applicant : YAMAHA CORP

(22)Date of filing : 29.09.2000 (72)Inventor : SHIOZAKI YOSHIHIKO  
HIRAI TOMOAKI

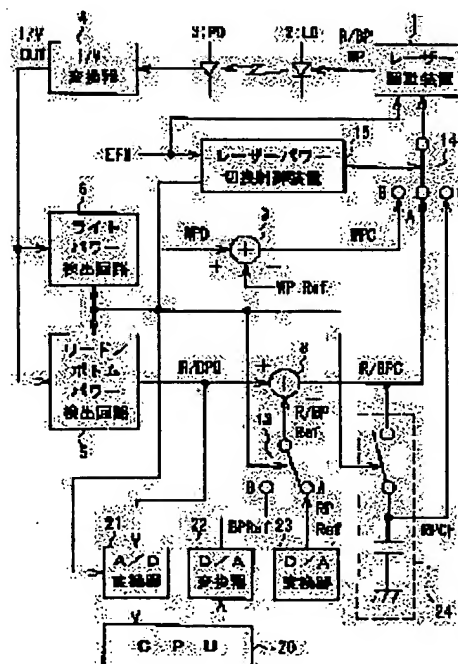
## (54) LASER OUTPUT CONTROL DEVICE FOR OPTICAL DISK RECORDING APPARATUS AND METHOD

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To permit a stable recording operation capable of controlling laser power so as to be always at a proper value even at the time of recording with a CAV (constant angular velocity) method.

**SOLUTION:** A lead/bottom power detection circuit 5 detects a lead level of laser output at the time of reading mode, and detects a bottom level of laser output at the time of recording mode. A lead level control signal and a bottom level control signal, each corresponding to difference between detected value of lead level or bottom level and its target value, are outputted from lead/bottom level control signal output means 8, 13, and 20-24. The lead/bottom level

control signal output means perform recording operations at different linear velocities, take a sample of the bottom level at each linear velocity, seek a bottom level target value BPref at the linear velocity corresponding to the position of recording in a recording mode through an interpolation process using the bottom level, and output the bottom level control signal corresponding to the difference between the target value and the bottom level value detected by the lead/bottom power detection circuit 5.



## LEGAL STATUS

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2002-109740

(P2002-109740A)

(43) 公開日 平成14年4月12日 (2002. 4. 12)

(51) Int.Cl.<sup>7</sup>

識別記号

F I

ターミナル (参考)

G 1 1 B 7/0045  
7/125G 1 1 B 7/0045  
7/125B 5 D 0 9 0  
C 5 D 1 1 9

審査請求 未請求 請求項の数 6 O L (全 8 頁)

(21) 出願番号 特願2000-299009 (P2000-299009)

(22) 出願日 平成12年9月29日 (2000. 9. 29)

(71) 出願人 000004075

ヤマハ株式会社

静岡県浜松市中沢町10番1号

(72) 発明者 塩崎 善彦

静岡県浜松市中沢町10番1号 ヤマハ株式  
会社内

(72) 発明者 平井 友明

静岡県浜松市中沢町10番1号 ヤマハ株式  
会社内

(74) 代理人 100092820

弁理士 伊丹 勝

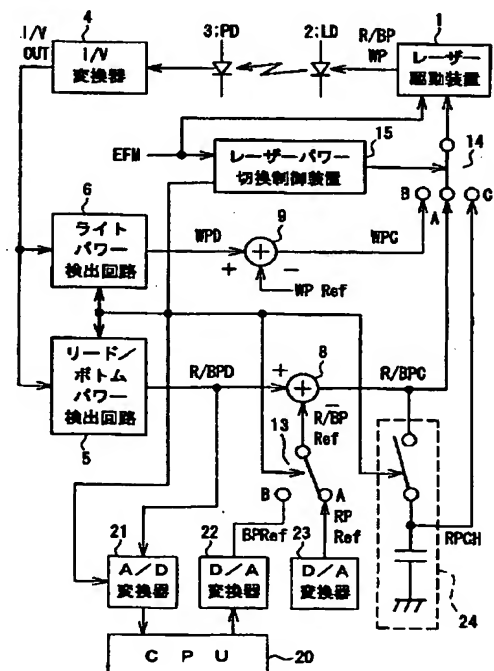
最終頁に続く

(54) 【発明の名称】 光ディスク記録装置のレーザ出力制御装置及び方法

(57) 【要約】 (修正有)

【課題】 CAV方式の記録時でも、レーザパワーを常に適切な値に制御可能で、安定した記録動作を可能にする。

【解決手段】 リード／ボトムパワー検出回路5は、読出しモード時にはレーザ出力の読出しレベルを検出し、記録モード時にはレーザ出力のボトムレベルを検出する。リードレベル及びボトムレベルの検出値と該目標値との差分に応じたリードレベル制御信号及びボトムレベル制御信号がリード／ボトムレベル制御信号出力手段8, 13, 20～24から出力される。リード／ボトムレベル制御信号出力手段は、線速度をそれぞれ異ならせた記録動作を行って各線速度でのボトムレベルをサンプリングし、記録モードでは、記録位置に応じた線速度でのボトムレベルの目標値BP Refを、上記のボトムレベルから補間処理により求め、該目標値とリード／ボトムパワー検出回路5で検出されたボトムレベルの検出値との差分に応じたボトムレベル制御信号を出力する。



1

## 【特許請求の範囲】

【請求項1】 読出しモード時にはレーザ出力が読出しレベルの目標値となるようにレーザ駆動手段を制御して前記光ディスク上から信号を読出し、記録モード時には、一定の回転速度で光ディスクを回転駆動して、前記レーザ出力が交互に前記読出しレベルにほぼ等しいボトムレベルの目標値と書き込みレベルの目標値となるように前記レーザ駆動手段を制御して前記光ディスク上に記録密度が一定の信号を記録する光ディスク記録装置のレーザ出力制御装置において、

読出しモード時には前記レーザ出力の読出しレベルを検出し、記録モード時には前記レーザ出力のボトムレベルを検出する読出し／ボトムレベル検出手段と、

この読出し／ボトムレベル検出手段で検出された読出しレベル及びボトムレベルの検出値とその目標値との差分に応じた読出しレベル制御信号及びボトムレベル制御信号を出力する読出し／ボトムレベル制御信号出力手段と、

記録モード時に前記レーザ出力の書き込みレベルを検出する書き込みレベル検出手段と、

この書き込みレベル検出手段で検出された書き込みレベルの検出値とその目標値との差分に応じた書き込みレベル制御信号を出力する書き込みレベル制御信号出力手段と、

読出しモード時には前記読出しレベル制御信号を前記レーザ駆動手段に出力し、記録モード時には記録信号に基づいて前記ボトムレベル制御信号と書き込みレベル制御信号とを切り換えて前記レーザ駆動手段に出力する制御信号出力手段とを備え、

前記読出し／ボトムレベル制御信号出力手段は、前記記録モードに先立って少なくとも2種類の線速度で記録動作を行って各線速度での前記ボトムレベルをサンプリングし、

前記記録モード時には光ディスクの記録位置から記録すべき線速度を求めると共に前記求められた線速度における前記ボトムレベルの目標値を前記サンプリングされた各線速度でのボトムレベルから補間処理によって求め、この求められたボトムレベルの目標値と前記読出し／ボトムレベル検出手段で検出されたボトムレベルの検出値との差分に応じたボトムレベル制御信号を出力するものであることを特徴とする光ディスク記録装置のレーザ出力制御装置。

【請求項2】 前記読出し／ボトムレベル制御信号出力手段は、

前記少なくとも2種類の線速度で記録動作を行う際、前記各線速度での記録動作に移行する直前の前記読出しレベル制御信号をサンプリングし、記録動作移行後にホールドする読出しレベル制御信号サンプル／ホールド手段と、

前記少なくとも2種類の線速度について前記記録動作へ移行後の所定期間で前記ボトムレベルの検出値をサン

2

プリングし、前記記録モード時には前記光ディスクの記録位置から記録すべき線速度を算出すると共に求められた線速度における前記ボトムレベルの目標値を前記サンプリングされた各線速度でのボトムレベルから算出して出力する演算手段とを備え、

前記記録動作へ移行後の所定期間では前記読出しレベル制御信号サンプル／ホールド手段のホールド値を前記ボトムレベル制御信号として出力し、前記記録モード期間では、前記演算手段で算出された線速度に応じたボトムレベルの目標値と前記読出し／ボトムレベル検出手段で検出されたボトムレベルの検出値との差分に応じたボトムレベル制御信号を出力するものであることを特徴とする請求項1記載の光ディスク記録装置のレーザ出力制御装置。

【請求項3】 前記演算手段は、前記少なくとも2種類の線速度について取り込んだ前記ボトムレベルの検出値から前記記録モード時の各記録位置におけるボトムレベルの目標値を補完処理によって算出するものであることを特徴とする請求項2記載の光ディスク記録装置のレーザ出力制御装置。

【請求項4】 前記演算手段は、前記光ディスクの回転速度を一定とし、前記記録信号のクロックレートを変化させることにより、少なくとも2種類の線速度でのボトムレベルの検出値を取り込むものであることを特徴とする請求項2又は3記載の光ディスク記録装置のレーザ出力制御装置。

【請求項5】 前記演算手段は、前記書き込みレベル検出手段で検出された書き込みレベルを参照し、この書き込みレベルに応じて前記ボトムレベルの目標値を補正するものであることを特徴とする請求項1～4のいずれか1項記載の光ディスク記録装置のレーザ出力制御装置。

【請求項6】 読出しモード時にはレーザ出力が読出しレベルの目標値となるようにレーザ駆動手段を制御して前記光ディスク上から信号を読出し、記録モード時には一定の回転速度で光ディスクを回転駆動して、前記レーザ出力が交互に前記読出しレベルにほぼ等しいボトムレベルの目標値と書き込みレベルの目標値となるように前記レーザ駆動手段を制御して前記光ディスク上に記録密度が一定の信号を記録する光ディスク記録装置のレーザ出力制御方法において、

前記記録モード期間に先立ち、線速度に応じたボトムレベルをサンプリングするためのボトムサンプル期間を設け、

前記ボトムサンプル期間では、少なくとも2種類の線速度で記録動作を行って前記ボトムレベルをサンプリングし、

前記記録モード時には光ディスクの記録位置から記録すべき線速度を求めると共に前記求められた線速度における前記ボトムレベルの目標値を前記サンプリングされた各線速度でのボトムレベルから補間処理によって求め、

10

20

30

40

50

3

この求められたボトムレベルの目標値と前記読出し／ボトムレベル検出手段で検出されたボトムレベルの検出値との差に応じたボトムレベル制御信号を出力して前記レーザ駆動手段を制御することを特徴とする光ディスク記録装置のレーザ出力制御方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、CD-R、CD-RW、CD-WO、MD、DVDのような光ディスクに対して光パワーによって情報を記録するCAV記録方式の光ディスク記録装置のレーザ出力制御装置及び方法に関する。

【0002】

【従来の技術】追記型及び書換可能型の光ディスクでは、例えば色素系記録材料等を塗布形成して、その上にレーザ光を照射することにより記録ビットを形成する。記録ビットを光ディスクに一定条件で安定して形成するには、常に一定のレーザパワーが得られるようにLD (Laser Diode) の駆動電流を制御する必要がある。レーザ光による記録波形は、例えば図4に示すように、記録レベルに達しないボトムレベルBP (=リードレベルRP) から記録ビットが形成されるライトレベルWPまで立ち上がる矩形波を基本とする。リードレベル及びボトムレベルの変動は、フォーカス及びトラッキングサーボゲインに悪影響を及ぼす。また、ライトレベルの変動は、記録ビットの形成品質に影響を与える。従って、安定した記録再生動作を実現するためには、リードレベルRP、ボトムレベルBP及びライトレベルWPが常に目標レベルを維持するようにLDを駆動制御する必要がある。

【0003】図5は、このようなLDの駆動制御を行うための従来の光ディスク記録再生装置のレーザ出力制御装置の構成を示すブロック図である。レーザ駆動装置1によって駆動されるレーザダイオード(LD)2からのレーザ光は、図示しない光ディスク上に記録された記録情報の読出し及び光ディスク上への記録情報の書き込みのため光ディスクに照射される。このときのレーザ光の出力パワーの目標値は、読出しモード時は図4のリードレベルRP、記録モード時は図4のボトムレベルBP及びライトレベルWPである。フォトダイオード(PD)3は、光ディスクからの反射光の一部又は光ディスクに照射されるレーザ光の一部を受光して電気信号に変換する。このPD3からの受光信号は、I/V変換器4で電流信号から電圧信号に変換され、レーザ出力検出信号I/VOUTとして出力される。レーザ出力検出信号I/VOUTは、リード／ボトムパワー検出回路5とライトパワー検出回路6に供給されている。リード／ボトムパワー検出回路5は、読出しモード時には、レーザ出力検出信号I/VOUTを一定の時間間隔でサンプル／ホール

4

は、レーザ出力検出信号I/VOUTの矩形波のボトム部分をサンプル／ホールディングしてボトムパワーBPを検出する。ライトパワー検出回路6は、記録モード時に、レーザ出力検出信号I/VOUTの矩形波のピーク部分をサンプル／ホールディングしてライトパワーWPを検出する。リード／ボトムパワー検出回路5とライトパワー検出回路6におけるサンプル／ホールディングタイミングは、記録信号であるEFM (Eight to Fourteen Modulation) 信号に従いレーザパワー切換制御装置7によって制御される。リード／ボトムパワー検出回路5から出力されるリード／ボトムパワー検出信号R/BPDは、減算器8でリード／ボトムパワー目標値R/BPRefを減算され、リード／ボトムパワー制御信号R/BPCとなって切換器10のA端子側に供給される。ライトパワー検出回路6から出力されるライトパワー検出信号WPDは、減算器9でライトパワー目標値WPRefを減算され、ライトパワー制御信号WPCとなって切換器10のB端子側に供給される。切換器10は、EFM信号に従いレーザパワー切換制御装置7によって切換制御され、レーザ駆動装置1に制御信号R/BPC及びWPCを選択的に供給する。

【0004】図6は、このように構成された従来のレーザ出力制御装置の動作を示すタイムチャートである。レーザ出力制御装置は、読出しモード期間中は、切換器10をA端子側に固定してレーザパワーをディスク上にビットが形成されないレベル以下の一定のリードレベルRPとなるようにレーザ駆動装置1を制御する。また、レーザ出力制御装置は、記録モード期間中は、ビット部では切換器10をB端子側に接続してレーザパワーを書込みレベルまで上げてディスク上にビットを形成し、ランド部では切換器10をA端子側に接続してディスク上にビットが形成されないレベル以下の一定のボトムレベルBPとなるようにレーザ駆動装置1を制御する。

【0005】

【発明が解決しようとする課題】ところで、CAV (Constant Angular Velocity) 記録 (部分CAV記録も含む) を行う光ディスク装置では、スピンドルの回転数を一定に保持したまま記録密度一定の記録動作を行うため、光ディスク上の記録位置が内周側から外周側へと変化するに従って、記録速度 (線速度) が増加していく。一方、記録モード時のボトムレベルBPは、レーザ出力検出信号I/VOUTの矩形波のボトム部分をサンプル／ホールディングして取得するが、記録速度が増加していくと、PD3を含む検出系の応答速度が追いつかず、図6のレーザ出力検出信号I/VOUTの拡大図の点線部分に示すように、レーザ出力検出信号I/VOUTに波形のなまりが生じる。この部分をサンプル／ホールディングすると、リード／ボトムパワー検出回路5の検出信号R/BPDと実際のボトムレベルとの間でオフセットが生じてしまう。このオフセットにより、レーザ駆動装置1は、

5

記録時のボトムレベルを低下させるように動作するので、レーザ駆動信号R/BPが適正值よりも低下してしまう。このオフセットは、ライトパワーによっても影響され、記録速度の増加に伴ってライトパワーを増加させると、オフセットも益々大きくなってしまう。

【0006】このような記録速度の変化に伴うボトムレベルの変化があると、フォーカス及びトラッキングサーボゲインが変動し、サーボが不安定になるという問題がある。更にオフセットが大きい場合にはレーザが消灯してしまうという問題がある。

【0007】この発明は、このような問題点を解決するためになされたもので、記録位置によって記録速度が変化するCAV方式の光ディスク記録装置において、レーザパワーを常に適切な値に制御することができ、安定した記録動作を可能にする光ディスク記録装置のレーザ出力制御装置及び方法を提供することを目的とする。

【0008】

【課題を解決するための手段】この発明に係る光ディスク記録装置のレーザ出力制御装置は、読出しモード時にはレーザ出力が読出しレベルの目標値となるようにレーザ駆動手段を制御して前記光ディスク上から信号を読出し、記録モード時には、一定の回転速度で光ディスクを回転駆動して、前記レーザ出力が交互に前記読出しレベルにはほぼ等しいボトムレベルの目標値と書き込みレベルの目標値となるように前記レーザ駆動手段を制御して前記光ディスク上に記録密度が一定の信号を記録する光ディスク記録装置のレーザ出力制御装置において、読出しモード時には前記レーザ出力の読出しレベルを検出し、記録モード時には前記レーザ出力のボトムレベルを検出する読出し／ボトムレベル検出手段と、この読出し／ボトムレベル検出手段で検出された読出しレベル及びボトムレベルの検出値とその目標値との差分に応じた読出しレベル制御信号及びボトムレベル制御信号を出力する読出し／ボトムレベル制御信号出力手段と、記録モード時に前記レーザ出力の書き込みレベルを検出する書き込みレベル検出手段と、この書き込みレベル検出手段で検出された書き込みレベルの検出値とその目標値との差分に応じた書き込みレベル制御信号を出力する書き込みレベル制御信号出力手段と、読出しモード時には前記読出しレベル制御信号を前記レーザ駆動手段に出力し、記録モード時には記録信号に基づいて前記ボトムレベル制御信号と書き込みレベル制御信号とを切り換えて前記レーザ駆動手段に出力する制御信号出力手段とを備え、前記読出し／ボトムレベル制御信号出力手段は、前記記録モードに先立って少なくとも2種類の線速度で記録動作を行って各線速度での前記ボトムレベルをサンプリングし、前記記録モード時には光ディスクの記録位置から記録すべき線速度を求めると共に前記求められた線速度における前記ボトムレベルの目標値を前記サンプリングされた各線速度でのボトムレベルから補間処理によって求め、この求められたボ

6

トムレベルの目標値と前記読出し／ボトムレベル検出手段で検出されたボトムレベルの検出値との差分に応じたボトムレベル制御信号を出力するものであることを特徴とする。

【0009】また、この発明に係る光ディスク記録装置のレーザ出力制御方法は、読出しモード時にはレーザ出力が読出しレベルの目標値となるようにレーザ駆動手段を制御して前記光ディスク上から信号を読出し、記録モード時には一定の回転速度で光ディスクを回転駆動して、前記レーザ出力が交互に前記読出しレベルにはほぼ等しいボトムレベルの目標値と書き込みレベルの目標値となるように前記レーザ駆動手段を制御して前記光ディスク上に記録密度が一定の信号を記録する光ディスク記録装置のレーザ出力制御方法において、前記記録モード期間に先立ち、線速度に応じたボトムレベルをサンプリングするためのボトムサンプル期間を設け、前記ボトムサンプル期間では、少なくとも2種類の線速度で記録動作を行って前記ボトムレベルをサンプリングし、前記記録モード時には光ディスクの記録位置から記録すべき線速度を求めると共に前記求められた線速度における前記ボトムレベルの目標値を前記サンプリングされた各線速度でのボトムレベルから補間処理によって求め、この求められたボトムレベルの目標値と前記読出し／ボトムレベル検出手段で検出されたボトムレベルの検出値との差分に応じたボトムレベル制御信号を出力して前記レーザ駆動手段を制御することを特徴とする。

【0010】この発明によれば、記録モードに先立ち、少なくとも2種類の線速度で記録動作を行ってボトムレベルをサンプリングし、記録モード時には光ディスクの記録位置から記録すべき線速度を求めると共に前記求められた線速度における前記ボトムレベルの目標値を前記サンプリングされた各線速度でのボトムレベルから補間処理によって求め、この求められたボトムレベルの目標値と前記読出し／ボトムレベル検出手段で検出されたボトムレベルの検出値との差分に応じたボトムレベル制御信号を出力して前記レーザ駆動手段を制御するようにしているので、記録位置に伴って記録速度が変化しても誤差を生じることがなく、常にボトムパワーが一定となるように制御することができる。

【0011】

【発明の実施の形態】以下、図面を参照して、この発明の好ましい実施の形態について説明する。図1は、この発明の一実施形態に係る光ディスク記録再生装置のレーザ出力制御装置の構成を示すブロック図である。なお、図1において、図5と同一部分には同一符号を付し、重複する部分の詳しい説明は割愛する。このレーザ出力制御装置では、CPU20と、A/D変換器21及びD/A変換器22、23と、サンプル／ホールド回路24とを新たに追加している。A/D変換器21は、CAV記録における各記録位置でのボトムパワーの目標値を決定

7

するために必要な情報をサンプリングするためのもので、レーザパワー切換制御装置15からの制御に基づいて、CAV記録に先立つボトムサンプル期間にリード／ボトムパワー検出回路5から出力されるリード／ボトムパワー検出信号R/BPDをサンプリングしてA/D変換する。CPU20は、少なくとも2種類の記録速度についてA/D変換器21からのボトムパワーのサンプル値を取り込み、これらサンプル値から線速度とボトムパワーの目標値との関係(式)を求め、記録モードにおいて、回転速度と記録位置と記録密度とから記録の際の線速度を求め、上記線速度とボトムレベルの目標との関係からその線速度に対応したボトムレベルの目標値を算出する。この算出された目標値は、D/A変換器22でD/A変換された後、切換器13のB端子側にボトムパワーの目標値BPRefとして供給されている。切換器13のA端子側には、D/A変換器23からのリードパワー目標値RPRefが供給されている。切換器13は、これら目標値BPRef, RPRefを切り換えて、減算器8にリード／ボトムパワー目標値R/BPRefを供給する。

【0012】一方、サンプル／ホールド回路24は、ボトムパワー制御信号を記憶しておくもので、レーザパワー切換制御装置15からの制御に基づいて、減算器8から出力されるリード／ボトムパワー制御信号R/BPCを記録モードに移行する直前にサンプリングし、記録モードに移行後ホールドする。切換器14は、A端子、B端子及びC端子を備え、減算器8から出力されるリード／ボトムパワー制御信号R/BPCをA端子に導入し、減算器9から出力されるライトパワー制御信号WPCをB端子に導入し、サンプル／ホールド回路12のホールド値RPCHをC端子に導入して、これらをレーザパワー切換制御装置15の制御に基づいて切り換えて、レーザ駆動装置1に供給する。ここで、減算器8、切換器13、CPU20、A/D変換器21、D/A変換器22、23及びサンプル／ホールド回路24でこの発明における読出し／ボトムレベル制御信号出力手段が構成される。

【0013】図2は、このように構成されたレーザ出力制御装置の動作を説明するためのタイミングチャートである。CAV記録期間(記録モード)に先立つ期間では、複数の線速度についてボトムパワーをサンプリングする。即ち、まず読出しモード期間では、切換器13、14が共にA端子に固定される。この結果、LD2を駆動するレーザ駆動装置1は、LD2からのレーザ光のパワーがディスク上にビットが形成されないレベル以下のリードパワー目標値BPRefとなるように制御される。このときサンプル／ホールド回路24はサンプリング状態(スイッチオン)となる。

【0014】次のボトムサンプル期間では、例えば4倍速に相当する記録信号LD2に供給して記録動作を行い、A/D変換器21を動作させてリード／ボトムパワ

8

ー検出回路5からのリード／ボトムパワー検出信号R/BPDをA/D変換する。CPU20はこのA/D変換器21の出力を記憶する。なお、この記録動作は、実際に光ディスク駆動用のスピンドルの回転数や記録位置を変えて線速度を4倍速に設定する必要はなく、クロックレートを4倍速に合わせるようにすればよい。また、PD3でのLDパワーのモニタが、実際の記録を伴わずに可能である場合には、光ディスクへ実際に記録することは必ずしも必須の要件ではない。要はLDパワーを記録時と同様のパワーで点灯させれば良い。

【0015】この期間では、サンプル／ホールド回路24がホールド状態(スイッチオフ)となり、切換器14は、B端子に供給されるライトパワー制御信号とC端子に供給されるホールド値RPCHとを切換える。これによりレーザ駆動装置1に供給されるボトムパワー制御信号としては、ボトムサンプル期間に入る直前のリードパワー制御信号と等しいサンプル／ホールド回路24のホールド値RPCHが使用される。従って、ボトムレベルにオフセットが生じて、ボトムパワーを決定する制御信号は、この期間変動しないで読出しモード期間の時と同じレベルを維持する。

【0016】次に、先に述べたのと同様の読み出しモード期間を介した後、次に例えば10倍速に相当する記録信号LD2に供給して上記4倍速と同様のボトムサンプル期間での記録動作を行う。このときのA/D変換器21の出力もCPU20に記憶される。なお、ボトムサンプル期間でのライトパワーWPは、測定記録速度での代表的な値を用いればよい。

【0017】次に、CAV記録期間(記録モード)に入ると、CPU20は光ディスクへの記録位置、光ディスクの回転速度及び記録密度に基づいて、当該記録位置での線速度を求め、この線速度に対応したボトムパワーの目標値BPRefを算出する。このボトムパワーの目標位置BPRefは、4倍速のボトムサンプル期間で得られたボトムパワーBP(4)と、10倍速のボトムサンプル期間で得られたボトムパワーBP(10)とから直線補間等によって求めることができる。この期間では、切換器13がB端子側に切り換わるので、CPU20で求められたボトムパワーの目標値BPRefが減算器8への目標値R/BPRefとして供給されてサーボがかかる。これにより、検出値と目標値の双方にオフセットが同様に含まれることになるので、結局、リード／ボトムパワー制御信号R/BPCからオフセットの影響を排除した状態でのレーザパワー制御がなされることになる。切換器14は、ボトムサーボ期間では、A端子とB端子とを切り換えて、ボトムレベルとライトレベルのフィードバック制御がなされることになる。

【0018】このレーザ出力制御装置によれば、ボトムサンプル期間は、LD2には、読出しモード時のリードパワー制御電圧がそのまま印加され続けているため、こ

9

の間はオープンループとなっているが、このボトムサンプル期間は、各記録速度でのボトムパワーをサンプリングするのに必要な時間だけ設定すれば良いので比較的短時間であり、LD2のボトムのレーザパワーは、読出しモードと同じレベルのパワーが出力されている。そして、ボトムサンプル期間のボトムパワー検出値は、読出しモード時と同じレベルのボトムパワーを出力する際の目標電圧になる。これにより、リード／ボトムパワー検出回路5で検出されたボトムパワーにオフセットが発生していても誤差を生じることなく、ボトムパワーが一定となるように制御することができる。

【0019】なお、この発明は上述した実施例に限定されるものではない。例えば、上記実施例では、2つの異なる線速度（4倍速、10倍速）でボトムパワーをサンプリングしたが、3つ以上の異なる線速度でボトムパワーをサンプリングするようにしても良い。この場合、オフセットの特性に合わせて、更に多次の補間処理を行うようにしても良い。補間処理は内挿処理のみならず、外挿処理、例えば4倍速のボトムパワーと6倍速のボトムパワーとから10倍速のボトムパワーの目標値を求めるようにしても良い。

【0020】また、上記実施例では、4倍速のボトムサンプル期間と10倍速のボトムサンプル期間との間に読み出しモード期間を設けたが、読み出しモード期間を設けずに、異なる線速度のボトムサンプル期間を連続させるようにしても良い。このボトムサンプル期間は、例えばPCA（Power Calibration Area）のテストエリアで最適パワーを求めるためのテスト記録時に設けるようにしても良いし、カウントエリアでのライト時に設けるようにしても良い。

【0021】また、ボトムレベルのオフセットは、記録速度の他にライトパワーによっても変化することがある。そこで、ボトムサンプル期間にライトパワーを種々変えてボトムパワーをサンプリングするようにしても良い。PCAのテストエリアでは、元々最適パワーを求めるためにライトパワーを段階的に変化させるが、このときの各ライトパワーに対するボトムパワーをサンプリングするようにすればよい。

【0022】図2は、ライトパワーもモニタするようにした他の実施例の光ディスク記録装置の構成を示すブロック図である。ライトパワー検出回路6の出力WPDは、A/D変換器31でA/D変換され、CPU20に取り込むようになっている。CPU20は、ライトパワ

10

ーからボトムパワーの目標値を補正する。その他の構成は図1と同様である。この実施例によれば、記録速度の変化に対応させてライトパワーも変化させた場合、線速度から求められたボトムパワーの目標値をライトパワーによって補正することができるので、更に安定した制御が可能になる。

#### 【0023】

【発明の効果】以上述べたように、この発明によれば、少なくとも2種類の線速度で記録動作を行ってボトムレベルをサンプル／ホールドしてこれらサンプル／ホールドした値から線速度とボトムレベルの目標値との関係を求め、記録モード時には光ディスクの記録位置から記録すべき線速度を求めると共に前記求められた線速度における前記ボトムレベルの目標値を前記線速度とボトムレベルの目標値との関係から求め、この求められたボトムレベルの目標値と前記読出し／ボトムレベル検出手段で検出されたボトムレベルの検出値との差分に応じたボトムレベル制御信号を出力して前記レーザ駆動手段を制御するようにしているので、記録位置に伴って記録速度が変化しても誤差を生じることがなく、常にボトムパワーが一定となるように制御することができる。

#### 【図面の簡単な説明】

【図1】 この発明の一実施形態に係る光ディスク記録装置のレーザ出力制御装置のブロック図である。

【図2】 同装置の動作を示すタイミングチャートである。

【図3】 この発明の他の実施形態に係る光ディスク記録装置のレーザ出力制御装置のブロック図である。

【図4】 リードパワー、ボトムパワー及びライトパワーを説明するための図である。

【図5】 従来の光ディスク記録再生装置のレーザ出力制御装置のブロック図である。

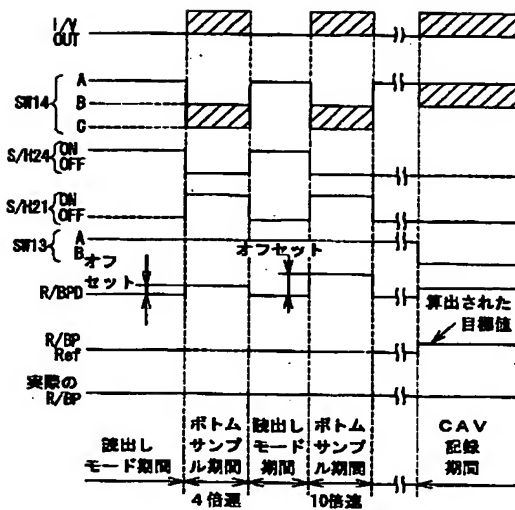
【図6】 同装置の動作を示すタイミングチャートである。

#### 【符号の説明】

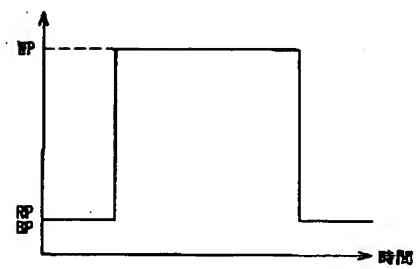
1…レーザ駆動装置、2…レーザダイオード（LD）、3…フォトダイオード（PD）、4…I/V変換器、5…リード／ボトムパワー検出回路、6…ライトパワー検出回路、7、15…レーザパワー切換制御装置、8、9…減算器、10、13、14…切換器、20…CPU、21、31…A/D変換器、22、23…D/A変換器、24…サンプル／ホールド回路。



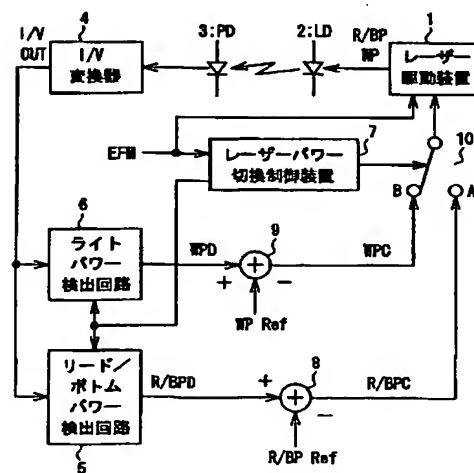
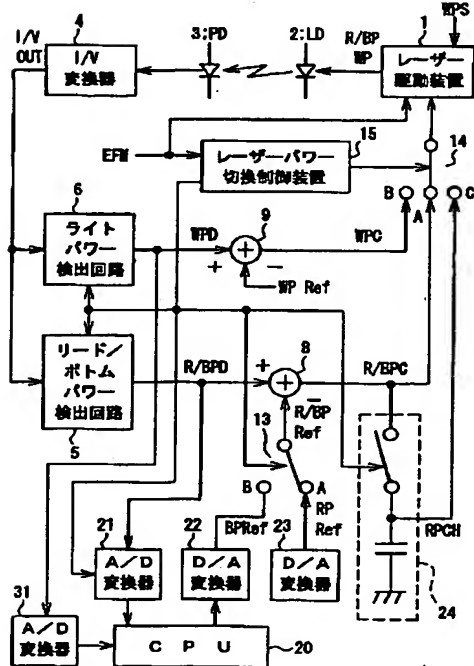
【圖 2】



【図 4】

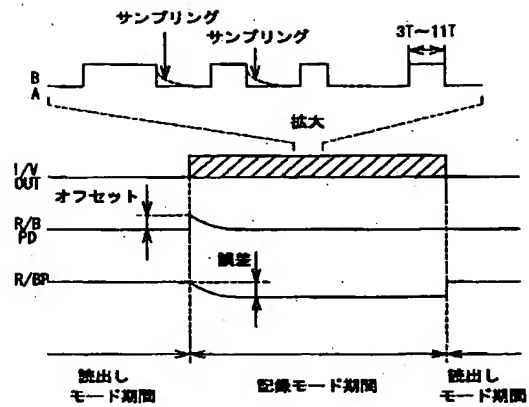


【図 5】





【図6】



フロントページの続き

Fターム(参考) 5D090 AA01 BB03 BB04 CC01 DD03  
 EE01 HH01 JJ12  
 5D119 AA23 BA01 BB02 BB03 DA01  
 FA05 HA06 HA45 HA54